

M-KUBOS 基本セット

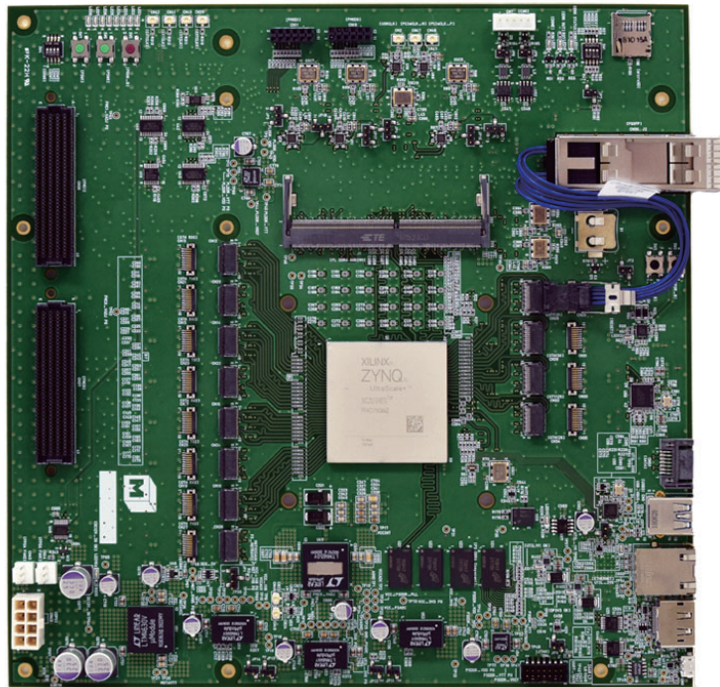
アカデミック対応
ご相談ください

「基本デザイン」 不要の PYNQ™対応開発キット

M-KUBOS 基本セットは、PALTEK 社製、M-KUBOS を直ぐに活用頂くためにマニュアル、リファレンスデザインを揃えたキットです。「PYNQ™」にも対応しており、Linux 上から Python™ベースでプログラマブル・ロジックの制御やリコンフィグが可能になり、開発工数を大幅に削減が可能です。

Baremetal/FreeRTOS/PetaLinux/PYNQ™など様々な環境をご用意しております。

※各種オプションもございます



特長

- 手間のかかる「基本デザイン」を作成する必要がありません
- M-KUBOS の起動に必須である「FSBL」が付属します
- Python™でデバッグやアプリケーションの作成が可能な「PYNQ™」対応
- Baremetal/Linux+PYNQ™の環境を直ぐに立ち上げられます
- M-KUBOS をプロジェクトに早期投入を可能とするドキュメントのご提供
 - [Hardware User Guide](#) 開発を加速する為のサポート用ハードウェアドキュメント
 - [Software User Guide](#) クロスコンパイラの環境準備などの解説で開発準備を大幅に短縮
 - [Reference Design](#) MPSoC を活用頂くためのリファレンスデザイン集
 - [Linux-PYNQ™ OS image](#) Linux 環境を直ぐに利用したいユーザー向けの OS イメージ
 - [Getting Started Guide](#) 電源投入手順などの最小限の必要事項を纏めてあります

付属品リスト

- ・直ぐに起動確認が出来る Linux+PYNQ™起動イメージ書込み済みの micro-SD カード
- ・ドキュメント・ファイルが収められている DVD
- ・M-KUBOS 専用の空冷ファンと取付アダプター (弊社で M-KUBOS に取付作業を行います)

オプションリスト ※詳細はお問い合わせください。

- ・M-KUBOS 専用のスケルトン筐体
- ・堅牢でデバッグがしやすい簡易筐体です
- ・低遅延 8K/4K 画像処理ベースキット
- ・12/6G-SDI、DP1.4 の入出力とリファレンスデザインのキットです
- ・HPFC(High Performance FPGA Computer) キット
- ・Alveo™ U50 を最大 4 台接続し、DNA 解析、AI 処理などを低レイテンシーで処理したい科学技術演算などを行う為のキットです



【M-KUBOS 本体仕様】

電源仕様	12[V] 高速 I/F フル稼働時に 60[W] 程度を想定 ※拡張基板等が含まれる場合は、別途試算が必要です
FPGA	Xilinx ZYNQ UltraScale+ MPSoC XCZU19EG-2FFVC1760 CLB-FFs 1,045,440 / CLB LUTs 522,720 36K BRAM 984 / 288K URAM 128 48bit DSP 1,968 クワッド Cortex-A53 MPCore / デュアル Cortex-R5F UART-USB/USB3.0/CAN/SPI/I2C/GbE/DP1.2/SATA3 対応 PS-DDR4 (は 8Gbit 品 x4 = 4GByte 実装 SD-CARD 対応
28Gbps 対応ポート ※GTY をアサインしており最大は 32Gbps	FireFly TX 4lane / RX 4lane を一組とし、4 組実装 (TX 16Lane/ RX 16Lane)
16Gbps 対応ポート ※GTH をアサインしており最大は 16.3Gbs	FireFly TX 8lane / RX 8lane を一組とし、4 組実装 (TX 32Lane / RX 32Lane)
PL 部周辺 (FPGA 部)	FMC LPCx2 PMOD x2 PL-DDR4 対応の SO-DIMM ソケット (標準で 4GByte 品を付属)

Corporate Profile

株式会社ベクトロジー

神奈川県横浜市港北区新横浜2-14-27 新横浜第一ビルディング7階

Email: info@vectology.jp URL: <https://www.vectology.co.jp>

新横浜ランチマップもご活用ください。(毎月更新)

https://www.vectology.co.jp/lunch_map